10 特許出願公開

四公開特許公報(A)

昭63-240228

௵Int Cl.⁴

識別記号

庁内整理番号 Z-6914-5K ❸公開 昭和63年(1988)10月5日

H 04 L 5/22 H 04 J 3/22

Z-6914-5K 6914-5K

審査請求 未請求 発明の数 1 (全4頁)

公発明の名称
高速多重伝送装置での低速端末の多重化方法

②特 願 昭62-74691

②出 顧 昭62(1987)3月27日

@発明者 杉浦 八千代

神奈川県横浜市港北区網島東4丁目3番1号 松下通信工

案株式会社内

砂発 明 者 岡 本 啓

神奈川県横浜市港北区網島東4丁目3番1号 松下通信工

崇株式会社内

⑪出 顋 人 松下電器產業株式会社 四代 理 人 弁理士 中尾 敏男 大阪府門真市大字門真1006番地

外1名

明 和 書

1、発明の名称

高速多重伝送装置での低速端末の多重化方法

2、特許請求の範囲

3、希明の詳細な説明

産禁上の利用分野

本発明は、高速多重伝送装置での低速端末の多 重化方法に関する。

従来の技術

世来、との種の低速端末の多重化方法は、第3 図に示す如きフレー上標底によって実施していた。 第3図にかいて、フレーム内のFは、フレーム の先頭を表わす1ビットであり、T1~Tnは、 例えば8ビットで64Kb/s単位の伝送容量に 固定されたタイムスロットである。

前記で1~で2のタイムスロット中の任意の1タイムスロットを64Kb/ェ1チャネルとして使用するか、または、1チャネルを32Kb/ェ
に圧縮して2チャネルとして使用するか、あるいは1チャネルを18Kb/sに圧縮して4チャネルとして使用するととて、低速データの多重伝送を行っていた。

発明が解決しよりとする問題点

しかしながら、前配従来の多重化方法では、婚 宋伝送速度(b / s)毎にタイムスロットを固定 化して割り当てているため、動的に低速データの タイムスロットを割り当てるととができないとい り間額があった。

そこで、本発明は、動的に定選データのタイム スロットを割り当てることができる優れた多重化 方法を提供することを目的とする。

問題点を解決するための手段。

本発明は前記目的を選成するために、タイムスロットの最後を回線接続情報通知チャネルとする 共通線信号方式によって、低速データチャネル情報を含んだタイムスロットの割り当て情報を高速 多重伝送装置間で受け渡すことにより、各種の伝送速度に応じた端末情報の交換伝送を動的に行うようにしたものである。

作用

本発明によれば、回鉄接続情報通知チャキルの タイムスロット割り当て情報によって、どの増末 がどのチャネルを利用しているか識別できるので、 節速多重伝送接世間の通信において、伝送速度等 増末の属性に一致した交換伝送ができると共に、 動的に低速データのタイムスロットを割り当てる

5 ^--}

子ダイムスロットで、との子ダイムスロットも1 ~もまは低速データチャネルとして割り当てられる。

尚、子をイムスロットもℓの「ℓ」は下表中の 「収容できるチャネル数」である。

同期方式	端末伝送 速度(b/s)	ペアラ·レ ート	収容できるチャネ
			ル数 .
質步同期	~1200.	12800	5
· ·	2400	3200	20
角期	4800	6400	10
l	9600	12800	5
	48000	64000	1

との表は、端末毎の伝送速度による多重チャキ ル数を表示したものである。

また、表中の昭末伝送速度1200b/ ■ 位、 調歩同期であるため、9600H Z でサンプリン グを行った場合のチャネル数を「収容できるチャ ととが可能となる。

夹 尨 例

第1図は本発明に係る低速端末の多重化方法を 実施するに好更なシステムの存成例を示すブロック図で、1、2は例えばPBIやマルチメディア 多重化装置等の交換伝送装置で、との交換伝送装置 置1、2にはそれぞれ高速多重伝送装置3、4が 運動接続され、との両高速多重伝送装置3、4位 例えば、1.5 M b / a または2 M b / e の高速多 重インタフェース5で運搬接続されている。

以下、前記交換伝送後置1、2間で高速多重伝送後置3、4を介して通信(端宋情報の交換伝送)を行り伝送方法について説明する。

との実施例において適用される低速増末多重化 のフレーム構成は第2図に示す適りである。

第2図において、時分割多重フレーム内のFは、 そのフレームの先頭を地力す!ピットであり、「1 ~Inは64Kb/s単位のタイムスロットであり、 t1~t ℓは前記64Kb/s単位のタイム スロット内をその以下の単位で分割形成して成る

6 ~- >

ォル数」5として表示してある。

また、表中の「ペアラレート」とは、例えば Do~D5の端末情報6ビットに対して、エンペロープの先頭ビットであるFビットと、エンペロップの最終ビットであるSビットとの2ビットを追加して、FDOD1D2D3D4D6Sのようなエンペロープの形式で伝送するための速度をいう。 従って、その例によれば、ペアラレートは端末伝送皮(b/s)の8/8倍となる。

そとで、第2図において、64 E b / e 単位の T1~T = のタイムスロット中の1タイムスロットに、例えば端末伝送速度が9600 E b / e の データ端末ならば、11~16の子タイムスロット(5チャネル)が割り当てられ、その5チャネル(11~15)により低速データの多重伝送が 行われる。

またェ番目 (例えば 1.6 M b / s のインタフェースならば n = 24.2 M b / s のインタフェースならば n = 32) のタイムスロット (フレーム内 の最終タイムスロット) を、回線接続情報通知テ

・ネル (例えばシグナリング等の制御情報チャキル)とする共函級信号方式によって、低速データチャキル情報を含んだタイムスロットの割り当て情報、つまり64kb/。以下の定速データあるいは64kb/。xpの高速データのチャキルに割り当てもれるタイムスロットと子タイムスロット番号及びチャキル属性を、高速多重伝送装置3、40で受け抜す。つまりHDIC(ハイレベル・データ・リンク制御)手頭を用いたパケット通信として相互通信を行う。

尚、回線接続情報要素として、T1~Tnの
64Kb/s単位のタイムスロット番号と、その
タイムスロットの属性と、当該低速データに使用
されるt1~t &の子タイムスロット番号等を含
んでいる。(第2図参照)。属性は64K/48
K/8.6K/4.8K/2.4K/1.2Kb/。 の端末
伝送速度を表わし、多重度はそれぞれ1/1/5
/10/20/5を示している。(前4の表参照)。
従って、低速データ端末に割り当てられる子タ

イムスロットは、64Kb/m単位のタイムスロ

ット番号と1.1~1.8の何れか一つの子タイムスロット番号との組み合わせにより決定される。尚、8の値は前記多重度(収容できるチャネル数)である。

更に、64Kb/sェュの高速チャネルを割り 当てることがてき、属性としては64Kb/sェュ である。

とのように、上記実施例によれば、Tasイムスロット及び t & 子sイムスロットにより、1200b/sの低速データから64Kb/sxnの高速データまでの各種伝送速度のチャネルを動的に割り当てることができ、それらのチャネル単位に応じた端末情報の交換伝送を動的に行うことができる。

また、上記実施例によれば、回線接続情報通知 チャネルにより、装置の状態監視・警報通知等の 監視情報を両通信制御装置に通知できるという拡 張効果もある。

発明の効果

木発明は上記実施例より明らかなように、時分

10 4-3

9 ベージ

更に本発明方法は、例えば1.5Mb/。 や2 Mb/。のような高速多重インタフェースで相互 接続された高速多重伝送装置間の通信において柔 飲に対応できる。

4、図面の簡単な説明

第1図は本発明方法を実施するに好適な システム の構成例を示すブロック図、第2図は本発明方

法において用いる時分割多重フレームの構成例を 示す概念図、第3図は従来方法において用いられ るフレームの構成例を示す概念図である。

1、2……交換伝送装置、3、4……高速多重 伝送装置、5……高速多重インタフェース、T1 ~Tp……タイムスロット、t1~t8……子タ

代理人の氏名 弁理士 中 尾 敏 男 ほか1名

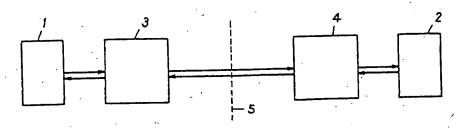
1.2---交換伝送表量

3.4---高速多型伝送表量

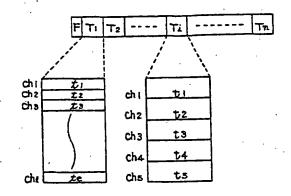
5・・・高速多量インタフェース・

TI~Tir·-タイムスロット

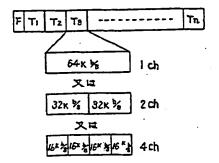
コーロー・・子ダイムスロット



舊 2 図



第 3 図



PARTIAL TRANSLATION OF JAPANESE UNEXAMINED PATENT PUBLICATION (KOKAI) NO. 63-240228

Title of the Invention: Method for Multiplexing Low Speed
Terminals in High Speed Multiplex
Transmission Apparatus

Publication Date: October 5, 1988

Patent Application No.: 62-74691

Filing Date: March 27, 1987

Applicants: Matsushita Denkisangyo K.K.

SCOPE OF CLAIM FOR PATENT

A method for multiplexing low speed terminals in a high speed multiplex transmission apparatus, by using a constitution of a time-divisional multiplex frame in which a plurality of time slots of a unit of a predetermined terminal transmission rate or the content of each of the time slots can be divided into a plurality of sub-time-slots with a unit below the terminal transmission rate in correspondence with the terminal transmission rates, and information for allocating time slots including low speed data channel information are exchanged between said high speed multiplex transmission apparatuses by the common line signal method in which the last time slot in the frame is made a line connection information channel, so that the mutual transmission of the terminal information corresponding to various transmission speeds is dynamically carried out.

BRIEF DESCRIPTION OF THE DRAWINGS

Figure 1 is a block diagram of a preferred system for carrying out a method according to an embodiment of the present invention;

Fig. 2 is a conceptual diagram of an example of timedivisional multiplex frame used in a method according to an embodiment of the present invention; and

Fig. 3 is a conceptual diagram of a frame used in a prior art method.

(Reference Numerals)

- 1, 2 ... exchangeable transmission apparatus
- 3, 4 ... high speed multiplex transmission apparatus
- 5 ... high speed multiplex interface
- $T_1 T_n \dots \text{ time slot}$
- t1 t1 ... sub-time-slot